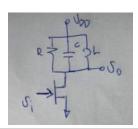
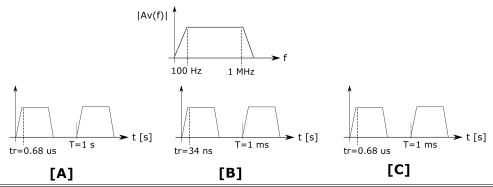
## P1 2019.1 Eletrônica Aplicada Prof. Marcelo Perotoni

[1] (a) Para o circuito amplificador sintonizado calcule o ganho de tensão  $A_v(s)$ . Desenhe o modelo de pequeno sinais (despreze  $r_d$ ) e use o circuito RLC paralelo como carga. (b) Para os valores R=50, L=1  $\mu$ H e C= 10nF esboce a curva de resposta de ganho vs. frequência, mostrando a ressonância e a banda. Mostre na curva normalizada (i.e. máximo unitário) o conceito da

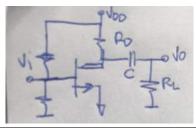
banda. 
$$Q_p = R\sqrt{\frac{C}{L}}$$
  $BW_{3dB} = \frac{f_o}{Q}$   $f_o = \frac{1}{2\pi\sqrt{LC}}$ 



[2] Um amplificador possui a resposta em frequência conforme a figura. A partir desse dado, esboce a resposta às curvas do circuito para as três curvas na sequência. Em cada uma delas comente brevemente sobre a curva (exemplo deficiência em baixas/altas etc). Lembre que  $BW = \frac{0.34}{t_r}$ 



[3] (a) Calcule o pólo devido ao capacitor C, considerando o resistor  $r_d = 50$  K, RL=1K e RD=2K, sendo C=1  $\mu$ F. Desenhe o modelo de pequenos sinais para o E-NMOS e mostre o que o capacitor enxerga. (b) Qual solução seria a melhor do ponto de vista de resposta em frequência larga - carga RL em curto ou em aberto? Por que?



[4] (a) Para o circuito diga que tipo de amostra/comparação temos. (b) Desenhe o modelo de pequenos sinais com loading. (c) Calcule o  $\beta$  da realimentação. (d) Estime o ganho realimentado total  $v_o/v_{in}$  a partir do fator de feedback  $\beta$ .

