

24) REDUÇÃO

Introdução à redutibilidade

→ Redução é uma técnica de projeto de ~~algoritmos~~ máquinas de Turing em que se usa uma máquina feita para um problema linguagem B para criar uma máquina para A.

M_A = "Sobre a entrada x :

(1) Seja $y = f(x)$

(2) rode M_B sobre y

(3) Aceite se M_B aceita. Rejeite se M_B rejeita"

→ Reduzir de A para B:

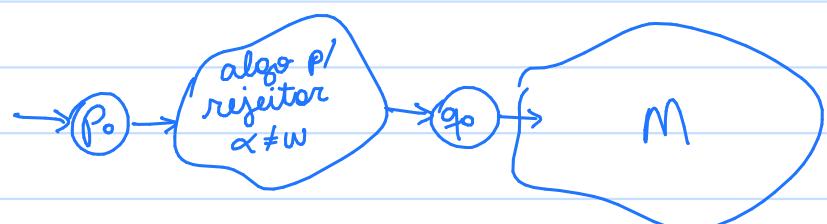
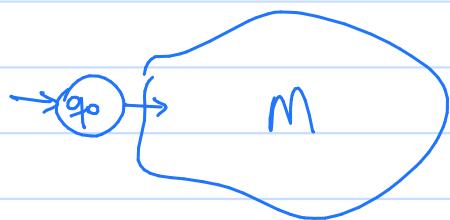


DEFINIÇÃO: Uma função $f: \Sigma^* \rightarrow \Sigma^*$ é **computável** se alguma máquina de Turing a computa: w começa na fita, a máquina executa e para, contendo $f(w)$ na fita.

Exemplos: $f(w) = \$w$, com w qualquer

$f(\langle x, y \rangle) = \langle x + y \rangle$, com x e y inteiros

$f(\langle M, w \rangle) = \langle M', w \rangle$, com M uma MT e w uma coeleira e M' é M acrescida de estados iniciais para rejeitar toda $\alpha \neq w$.

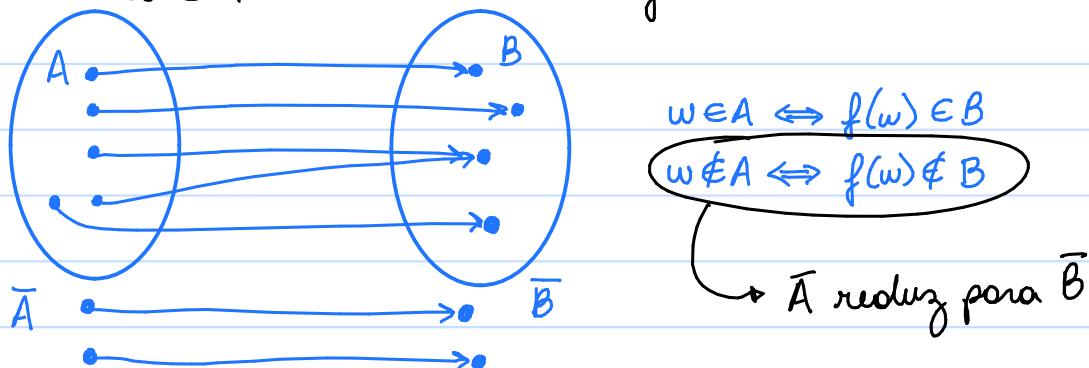


$$((q_0, \dots, q_A, q_R), (x_1, \dots, x_m), (y_1, \dots, y_m, w), ((q_0, x_1, q_1), \dots, (q_R, w, q_R)), q_0, q_A, q_R)(x_3 x_4 x_6 x_1)$$

$$((p_0, \dots, q_0, \dots, q_A, q_R), (x_1, \dots, x_m), (y_1, \dots, y_t, w), ((p_0, x_1, q_1), \dots, (q_R, w, q_R)), p_0, q_A, q_R)(x_3 x_4 x_6 x_1)$$

DEFINIÇÃO: A linguagem A é **reduzível** à linguagem B se existe uma função computável $f: \Sigma^* \rightarrow \Sigma^*$ tal que para toda $w \in \Sigma^*$

$w \in A$ se e somente se $f(w) \in B$.



ATENÇÃO !!!

→ Ao criar uma redução f de A para B , precisamos mostrar que " $w \in A \Leftrightarrow f(w) \in B$ " é verdadeira.

Para isso, sempre mostramos (1) e (2) :

$$(1) \quad w \in A \Rightarrow f(w) \in B$$

$$(2) \quad f(w) \in B \Rightarrow w \in A$$

Como (2) é equivalente a

$$(2') \quad w \notin A \Rightarrow f(w) \notin B$$

o que mostramos, na verdade, é (1) e (2').

→ É muito mais intuitivo considerar os casos " $w \in A$ " e " $w \notin A$ ".

Exemplos de redução

Lembre: $\left\{ \begin{array}{l} A_{AFD} = \{\langle A, w \rangle : A \text{ é AFD que aceita } w\} \\ A_{AFN} = \{\langle A, w \rangle : A \text{ é AFN que aceita } w\} \\ A_{ER} = \{\langle R, w \rangle : R \text{ é ER que descreve } w\} \end{array} \right.$

Encontramos M_{AAFN} , decisora para AAFN, diretamente.

Reduzimos AAFN para AAFD : em M_{AAFN} , a conversão do AFN no AFD é a redução :

$f =$ "Sobre a entrada $\langle A, w \rangle$, onde A é AFN e w é cadeia :

(1) Converta A em um AFD equivalente B .

(2) Devolva $\langle B, w \rangle$."

Para mostrar que f é redução, devemos mostrar que

$\langle A, w \rangle \in AAFN$ se e só se $f(\langle A, w \rangle) = \langle B, w \rangle \in AAFD$

① Vamos mostrar que se $\langle A, w \rangle \in AAFN$, então $\langle B, w \rangle \in AAFD$.

Se $\langle A, w \rangle \in AAFN$, então o AFN A aceita w .

Como B é um AFD equivalente a A , então B aceita w .

Logo, $\langle B, w \rangle \in AAFD$.

② Vamos mostrar que se $\langle A, w \rangle \notin AAFN$, então $\langle B, w \rangle \notin AAFD$.

Se $\langle A, w \rangle \notin AAFN$, então o AFN A não aceita w .

Como B é um AFD equivalente a A , então B não aceita w .

Logo, $\langle B, w \rangle \notin AAFD$.

Agora que sabemos que F é redução, fica mais claro que M_{AFN} decide a linguagem AAFN :

$M_{AAFN} =$ "Sobre a entrada $\langle A, w \rangle$, onde A é AFN e w é cadeia :

(1) Seja $\langle B, w \rangle = f(\langle A, w \rangle)$.

(2) Execute M_{AAFD} sobre $\langle B, w \rangle$.

(3) Se M_{AAFD} aceitar, aceite. Caso contrário, rejeite".

Também já reduzimos AER para AAFN.

$f =$ "Sobre a entrada $\langle R, w \rangle$, onde R é EER e w é cadeia :

(1) Converta R em um AFN equivalente B .

(2) Devolva $\langle B, w \rangle$."

Para mostrar que f é redução, devemos mostrar que

$$\langle R, w \rangle \in AER \iff f(\langle R, w \rangle) = \langle B, w \rangle \in AAFN$$

① Vamos mostrar que se $\langle R, w \rangle \in AER$, então $\langle B, w \rangle \in AAFN$

Se $\langle R, w \rangle \in AER$, então a ER R descreve w .

Como B é um AFN equivalente a R , B aceita w .

Logo, $\langle B, w \rangle \in AAFN$.

② Vamos mostrar que se $\langle R, w \rangle \notin AER$, então $\langle B, w \rangle \notin AAFN$

Se $\langle R, w \rangle \notin AER$, então a ER R não descreve w .

Como B é um AFN equivalente, então B não aceita w .

Logo, $\langle B, w \rangle \notin AAFN$.

Com isso, M_{AER} decide AER :

$M_{AER} =$ "Sobre a entroada $\langle R, w \rangle$, onde R é ER e w é codiceia:

(1) Seja $\langle B, w \rangle = f(\langle R, w \rangle)$.

(2) Execute M_{AAFN} sobre $\langle B, w \rangle$.

(3) Se M_{AAFN} aceitar, aceite. Caso contrário, rejeite."

Observe que, indiretamente, reduzimos AER para $AAFN$ (composição).

Lembre: $\begin{cases} V_{AFD} = \{\langle A \rangle : A \text{ é AFD e } L(A) = \emptyset\} \\ E_{AFD} = \{\langle A, B \rangle : A \text{ e } B \text{ são AFDs e } L(A) = L(B)\} \end{cases}$

Já reduzimos E_{AFD} para V_{AFD} :

$f =$ "Sobre a entroada $\langle A, B \rangle$, onde A e B são AFDs:

(1) Construa um AFD C tal que $L(C) = (L(A) \cap \overline{L(B)}) \cup (\overline{L(A)} \cap L(B))$

(2) Devolva $\langle C \rangle$.

Para mostrar que f é redução, devemos mostrar que

$$\langle A, B \rangle \in E_{AFD} \iff f(\langle A, B \rangle) = \langle C \rangle \in V_{AFD}$$

① Vamos mostrar que se $\langle A, B \rangle \in E_{AFD}$, então $\langle C \rangle \in V_{AFD}$.

Se $\langle A, B \rangle \in E_{AFD}$, então $L(A) = L(B)$.

mas então $\overline{L(A)} = \overline{L(B)}$, $L(A) \cap \overline{L(B)} = \emptyset$ e $\overline{L(A)} \cap L(B) = \emptyset$.

Logo, $L(C) = \emptyset$ e, portanto, $\langle C \rangle \in V_{AFD}$.

② Vamos mostrar que se $\langle A, B \rangle \notin E_{AFD}$, então $\langle C \rangle \notin V_{AFD}$.
 Se $\langle A, B \rangle \notin E_{AFD}$, então $L(A) \neq L(B)$ e, logo, $\overline{L(A)} \neq \overline{L(B)}$.
 Mas então $L(A) \cap \overline{L(B)} \neq \emptyset$ ou $\overline{L(A)} \cap L(B) \neq \emptyset$, pois se tivéssemos $L(A) \cap \overline{L(B)} = \emptyset$ e $\overline{L(A)} \cap L(B) = \emptyset$, terímos $L(A) \subseteq L(B)$ e $L(B) \subseteq L(A)$, o que implicaria $L(A) = L(B)$.
 Com $L(A) \cap \overline{L(B)} \neq \emptyset$ ou $\overline{L(A)} \cap L(B) \neq \emptyset$, $L(C) \neq \emptyset$, ou seja, $\langle C \rangle \notin V_{AFD}$.

Com isso, temos que $M_{E_{AFD}}$ decide E_{AFD} :

$M_{E_{AFD}} =$ "Sobre a entroola $\langle A, B \rangle$:

(1) Seja $\langle C \rangle = f(\langle A, B \rangle)$.

(2) Execute $M_{V_{AFD}}$ sobre $\langle C \rangle$.

(3) Se $M_{V_{AFD}}$ aceita, aceite. Caso contrário, rejeite."

{Usando redução para provar indecidibilidade de}

$P_{MT} = \{ \langle M, w \rangle : M \text{ é MT que para sobre } w \}$ é decidível?

Suponha que seja. Então existe MT R que decide P_{MT} .

Construa a seguinte máquina para A_{MT} :

$S =$ "Sobre a entroola $\langle M, w \rangle$, onde M é MT e w é código:

(1) Execute R sobre $\langle M, w \rangle$.

(2) Se R rejeita, rejeite.

(3) Se R aceita, simule M sobre w . Se M aceita, aceite.

Caso contrário, rejeite."

Como R "executa", $R(\langle M, w \rangle) = \text{rejeita}$ implica que M não para sobre w e portanto $\langle M, w \rangle \notin A_{MT}$.

Se $R(\langle M, w \rangle) = \text{aceita}$, então M para sobre w .

Nesse último caso, simulamos M sobre w e aceitamos se M aceita w ou rejeitamos caso contrário.

mas então a máquina S é uma decisora para A_{MT} , o que é uma contradição.

O que ganhamos com a redução?

TEOREMA: Se A reduz para B e

- 1) B é decidível, então A é decidível.
- 2) B é Turing-reconhecível, então A é Turing-reconhecível.

Demonstração: Seja f a redução de A para B. Então:

$M_A =$ "Sobre a entrada x :

(1) Seja $y = f(x)$

(2) rode M_B sobre y

(3) De como saída o que M_B der como saída" QED

COROLÁRIO: Se A reduz para B e

- 1) A é indecidível, então B é indecidível.
- 2) A é Turing-irreconhecível, então B é Turing-irreconhecível.

Usando redução para provar indecidibilidade

$V_{MT} = \{\langle M \rangle : M \in MT \text{ e } L(M) = \emptyset\}$ é decidível?

Como usar V_{MT} para resolver AMT ?

Como criar f tal que $\langle M, w \rangle \in AMT \iff f(\langle M, w \rangle) = \langle M' \rangle \in V_{MT}$?

Dados M e w , quem deve ser M' para que
 $L(M') = \emptyset \Rightarrow M$ aceita w ?
 $L(M') \neq \emptyset \Rightarrow M$ não aceita w ?

Seja $F =$ "Sobre a entrada $\langle M, w \rangle$, onde $M \in MT$ e w é codiada:

(1) Construa $M' =$ "Sobre a entrada x :

(1) Se $x \neq w$, rejeite.

(2) Se $x = w$, rode M sobre w e aceite se M aceitar."

(2) Devolva $\langle M' \rangle$ "

F é redução de AMT para $\overline{V_{MT}}$, pois, seja $\langle M' \rangle = F(\langle M, w \rangle)$:

1) Se $\langle M, w \rangle \in AMT$, então M aceita w . Pela construção, $L(M') = \{w\}$.

Então $\langle M' \rangle \notin V_{MT}$.

2) Se $\langle M, w \rangle \notin AMT$, então M não aceita w . Pela construção, M' rejeita tudo. Então $L(M') = \emptyset$ e $\therefore \langle M' \rangle \in V_{MT}$.

Suponha que R seja decisora para V_{MT} . Construa S para AMT :

$S =$ "Sobre a entrada $\langle M, w \rangle$, onde $M \in MT$ e w é codiada:

(1) Seja $\langle M' \rangle = F(\langle M, w \rangle)$.

(2) Rode R sobre $\langle M' \rangle$.

(3) Se R aceita, rejeite. Se R rejeita, aceite."

Como R decide V_{MT} , ela sempre aceita ou rejeita. Claramente, S também sempre aceita ou rejeita e é, portanto, decisora. Mas então AMT é decidível, absurdo.